

Introducción a los Sistemas Lógicos y Digitales

Cronograma de clases año lectivo 2020 (PRELIMINAR):

Teoría: Miércoles de 08:00 a 11:00 horas. Aula 39. INICIO: 04/03/2020.

Práctica: Jueves de 09:00 a 12:00 horas. Aula 39 / Lab. de Microcómputo Barcala.

Marzo

		Miércoles		Jueves			
		4	Algebra de Boole Diag. de Karnaugh	5	Algebra de Boole Diag. de Karnaugh Herramientas de simulación		
		11	Circuitos Combinatorios	12	Simulación de Circuitos Combinatorios		
		18	Flip-Flops	19	Flip-Flops		
		25	VHDL (Parte I)	26	Flip-Flops (VHDL)		

Abril

		Miércoles		Jueves			
		1	Contadores y Registros de Desplazamiento	2	FERIADO		
		8	VHDL (Parte II)	9	FERIADO		
		15	Sistemas Numéricos	16	Cont. y Reg. de Desplazamiento		
		22	Circuitos Aritméticos	23	Cont. y Reg. de Desplazamiento (VHDL)		
		29	CONSULTAS	30	PRIMER PARCIAL		

Cronograma de clases año lectivo 2020 (continuación):

Mayo

			<i>Miércoles</i>	<i>Jueves</i>		
		6	CONSULTAS TEORÍA	7	REC. PRIMER PARCIAL	
		13	VHDL (Parte III)	14	Sistemas Numéricos	
		20	Análisis y Síntesis (VHDL Parte IV)	21	Circuitos aritméticos	
		27	Familias Lógicas	28	Circuitos aritméticos (VHDL)	

Junio

			<i>Miércoles</i>	<i>Jueves</i>		
		3	Lógica Programable (Parte I)	4	Laboratorio I de FPGA	
		10	Lógica Programable (Parte II) / VHDL (Parte V)	11	Laboratorio II de FPGA/ RECUPERACIÓN Laboratorio I FPGA	
		17	Convertidores ADC y DAC	18	RECUPERACIÓN Laboratorio II FPGA	
		24	CONSULTAS	25		

Cronograma de clases año lectivo 2020 (continuación):

Julio

			<i>Miércoles</i>	<i>Jueves</i>		
		1	CONSULTAS	2	SEGUNDO PARCIAL	
		8		9	<u>FERIADO</u>	
		15	LIBRE	16	REC. SEGUNDO PARCIAL	
		22	RECESO INVERNAL	23	RECESO INVERNAL	
		29	RECESO INVERNAL	30	RECESO INVERNAL	

Agosto

			<i>Miércoles</i>	<i>Jueves</i>		
		5		6		
		12		13	Parcial FLOTANTE <u>VER NOTA (*)</u>	
		19		20		
		26		27		

Temas que entran en cada parcial (módulo):

PARCIAL 1:

Algebra de Boole, Diagramas de Karnaugh, Circuitos combinatorios, Flip-Flops, Contadores, Registros de desplazamiento, VHDL (Partes I y II).

PARCIAL 2:

Sistemas Numéricos. Circuitos Aritméticos. Familias Lógicas, Análisis y Síntesis, VHDL (Parte III, IV, V y VI), Lógica Programable, Conversores ADC y DAC.

(*) IMPORTANTE:

EL FLOTANTE SIRVE SÓLO PARA RECUPERAR ALGUNO DE LOS DOS MÓDULOS. NO PUEDE SER UTILIZADO PARA RENDIR POR PRIMERA VEZ ALGUNO DE ELLOS.